

# DIGITALE ELEKTRONICA I

1. Inleiding.....	<b>5</b>
2. Digitale signalen.....	<b>16</b>
3. Logische poorten.....	<b>39</b>
o 1-bit opteller.....	57
o Gray-code convertor.....	58
o three-state logica (notities! → transistoren e.d.).....	76
4. Combinatorische logica.....	<b>83</b>
o realisatie decoder.....	100
o realisatie multiplexer.....	106
5. Karnaugh-kaarten.....	<b>122</b>
o comparator .....	140
6. Geheugenelementen (vgl's v/d flipflops bewijzen!).....	<b>141</b>
o SR-flipflops.....	143
o JK-flipflop.....	149
o master-slave JK-flipflop.....	150
o D-flipflop.....	151
o T-flipflop.....	152
o flankgetriggerd.....	153
o toepassingen: delers, tellers, schuifregisters, $s \rightarrow p$ , ... ).....	155
7. Sequentiële logica.....	<b>159</b>
8. Tijdssignalen (vibratoren: afleiden formules periode!).....	<b>188</b>
o monostabiele multivibrator.....	189
o astabiele multivibrator.....	196
o 555-timer: monostabiel.....	202
o 555-timer: astabiel.....	206
o toepassingen.....	210
9. Microprocessor.....	<b>224</b>
o arithmetische componenten (half-&full-adders, ALU, ... ).....	228
o minimale microprocessor.....	235
o geheugenaspecten (voor 8 bit kunnen maken).....	239
10. Analoge interfacing.....	<b>254</b>
o digitaal-analoog conversie (notities!).....	263
o analoog-digitaal conversie (notities!).....	266
o anti-dender schakeling.....	272
add 1: Evolutie digitale elektronica.....	314
add 2: Implementatie van digitale elektronica .....	328

~ Uw ma is een flipflop ~